

| | | | | | | | |
|--|---|------------------------------|-----------------|------------------------|----|-------------|-----|
| Studijski program | Vrsta studija (ciklus) | I ciklus | | | | | |
| | Naziv studijskog programa | Teorijska kompjuterska nauka | | | | | |
| PREDMET | | | | | | | |
| Naziv predmeta | Računarski sistemi | | | | | | |
| Šifra predmeta | Semestar | Status predmeta | ECTS | Kontakt sati (P+AV+LV) | | | |
| CS 120 | I | Obavezni | 5 | 3+3+0 | | | |
| Nosilac programa | | | | | | | |
| Cilj predmeta | Cilj predmeta je upoznavanje studenata sa osnovnim pojmovima i konceptima računarstva, te uvođenje osnovnih koncepata digitalne tehnike koji su neophodni za razumijevanje rada računara kao programabilne digitalne mašine. Pored toga, studenti se upoznaju kako sa strukturama računarskih sistema i osnovnim konceptima računarskih komunikacija, tako i sa principima algoritamskog razmišljanja, metodologijom rješavanja problema pomoću računara, i osnovnim konceptima viših programske jezika. | | | | | | |
| Ishod učenja | Nakon završetka modula, studenti će biti u stanju da razumiju: rad svih komponenti računarskog sistema, osnovne principe rada računara kao sredstva za obradu informacija, osnovne principe digitalne obrade podataka, organizaciju podataka u računarskoj memoriji, vezu između logičke algebre i digitalne tehnike, napredne metode logičke algebre za analizu i sintezu jednostavnijih digitalnih struktura, odnos između hardvera i softvera, osnovne koncepte vezane za programiranje i programske jezike. | | | | | | |
| Sadržaj predmeta | | | | | | | |
| <ul style="list-style-type: none"> - Hardverska struktura savremenih računara. Organizacija podataka u računarskoj memoriji. Osnove logičke algebre. - Transformacije i minimizacije logičkih funkcija. Veitchovi dijagrami. Kombinacione mreže. Sinteza kombinacionih mreža. - Koderi i dekoderi, aritmetičke mreže. Multiplekseri i njihove primjene. Opća matematska teorija sekvenčnih mreža (konačni automati). - Elementarni automati (flip-flopovi). Sinteza sekvenčnih mreža. Brojači i registri. Memorijski moduli. - Procesor kao sekvenčni sklop. Mašinske instrukcije i mašinski jezik. Mašinsko programiranje. - Vrste procesora i načini adresiranja. Ulagano-izlazni vezni sklopovi i eksterne memorije. - Operativni sistem i sistemski softver. Pojam algoritma. Viši programski jezici i njihova klasifikacija. - Tipovi podataka i sekvenčne instrukcije. Strukture grananja. Cikličke strukture. | | | | | | | |
| LITERATURA | | | | | | | |
| [1] | S. Hotchingon: Using Information Technology - A practical Introduction to Computers & Communications, (2000), McGraw-Hill Companies, New York. | | | | | | |
| [2] | Randy H. Katz, Gaetano Borriello: Contemporary Logic Design, 2nd edition, (2004), Prentice Hall. | | | | | | |
| [3] | Ž. Jurić: Logički principi funkcioniranja računarskih sistema”, (2014), PMF Sarajevo. | | | | | | |
| [4] | Željko Jurić, Novica Nosović: Logičke osnove digitalnih i računarskih sistema, (2012), Sarajevo. | | | | | | |
| [5] | N. Nosović: “Osnove digitalnih računara”, ETF Sarajevo, 2003. | | | | | | |
| [6] | Dž. Hasanbegović: “Sinteza logičkih i sekvenčnih struktura”, ETF Sarajevo, 1979. | | | | | | |
| OPTEREĆENJE STUDENTA (sati u semestru) | | | | | | | |
| Predavanje | 45 | Vježbe | 45 | Samostalan rad | 35 | U k u p n o | 125 |
| PROVJERA ZNANJA I OCJENJIVANJA | | | NAPOMENA | | | | |
| Kriterij | Maksimalan broj bodova | Bodovi za prolaz | | | | | |
| Testovi tokom kursa | 45 | 25 | | | | | |
| Zadaće | 10 | 5 | | | | | |
| Završni ispit | 45 | 25 | | | | | |
| U k u p n o | 100 | 55 | | | | | |